

第2章．デジタル入出力

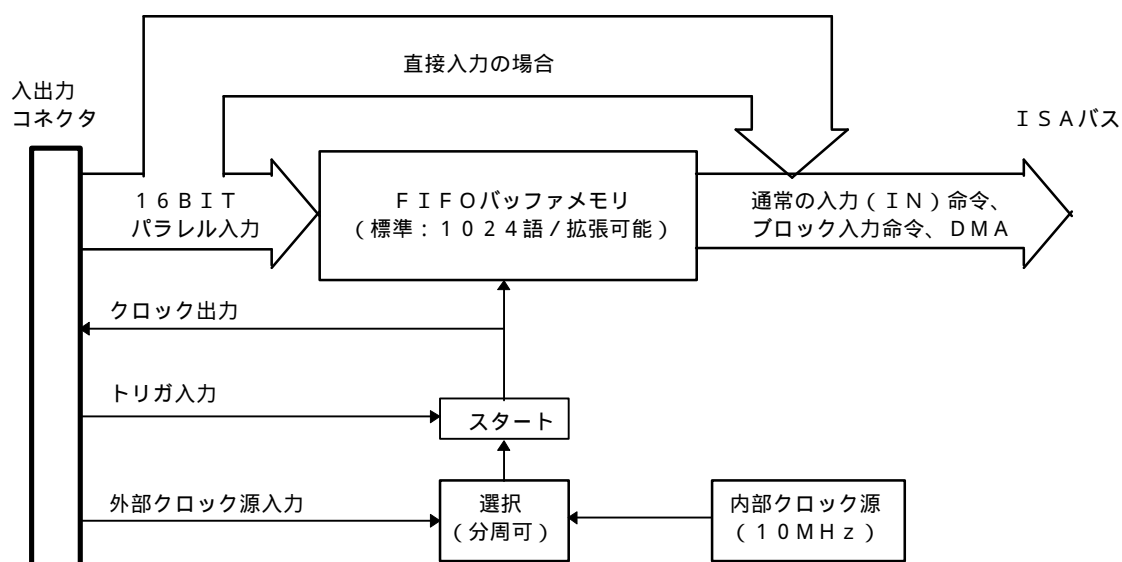
2-1. F I F Oバッファ付16 B I Tデジタル入力

信号名： D15～D0（コネクタピン接続：16～1）

レベル： T T L入力（入力端：10 K プルアップ）

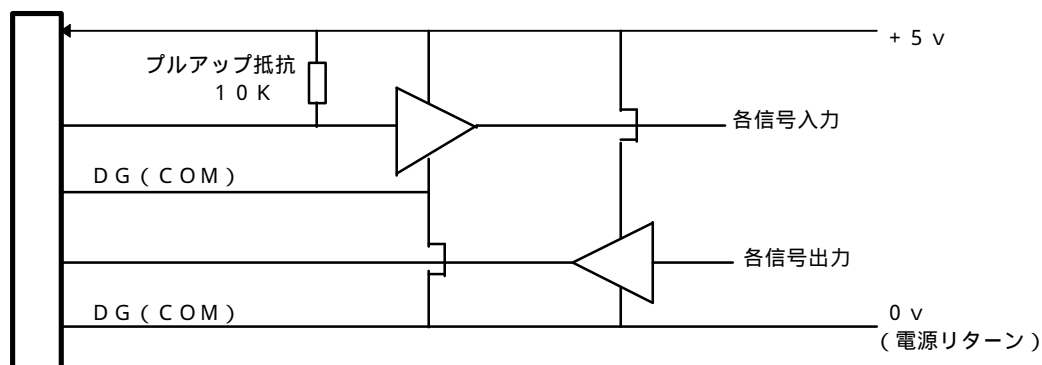
動作： ソフト制御により直接入力、またはクロック（内／外）に同期したF I F Oバッファ・サンプリング入力動作【3 - 1項．参照】です。

図2 - 1 A . 16 B I Tデータ入力構造



入出力
コネクタ

図2 - 1 B . 各信号入出力端（全てT T Lレベル）



2-2. 制御、および汎用入出力

16BIT入力タイミングの外部制御入出力、汎用割り込み入力、および汎用2BIT入出力があります。全ての信号はTTLレベル、また全ての入力端は10Kでプルアップされています。

表2 - 2 . 制御、および汎用入出力の動作

ピン番号	信号名		動作・適用
25	+5V	+5V出力	ISAバス側から供給される+5V電源そのまま。
24	CLK-OUT	クロック出力	サンプリング・クロック(有効エッジ=立下り)信号出力。
23	CLK-IN	外部クロック源入力	クロック源は内部(10MHz)/外部(エッジ選択可)をソフト指定。
22	TRG-IN	外部トリガ入力	
21	INT-IN	外部割り込み入力	ソフトで割り込み要因に指定可能。(使用は任意)
20	I1	汎用入力1	外部機器のステータス取得等。(現在値入力、使用は任意)
19	I0	汎用入力0	同上
18	Q1	汎用出力1	外部機器の制御等。(ラッチ出力、使用は任意)
17	Q0	汎用出力0	同上
16 ~1	D15 ~D0	データ入力15 ~0	16BITパラレル データ入力