

第2章．デジタル入出力

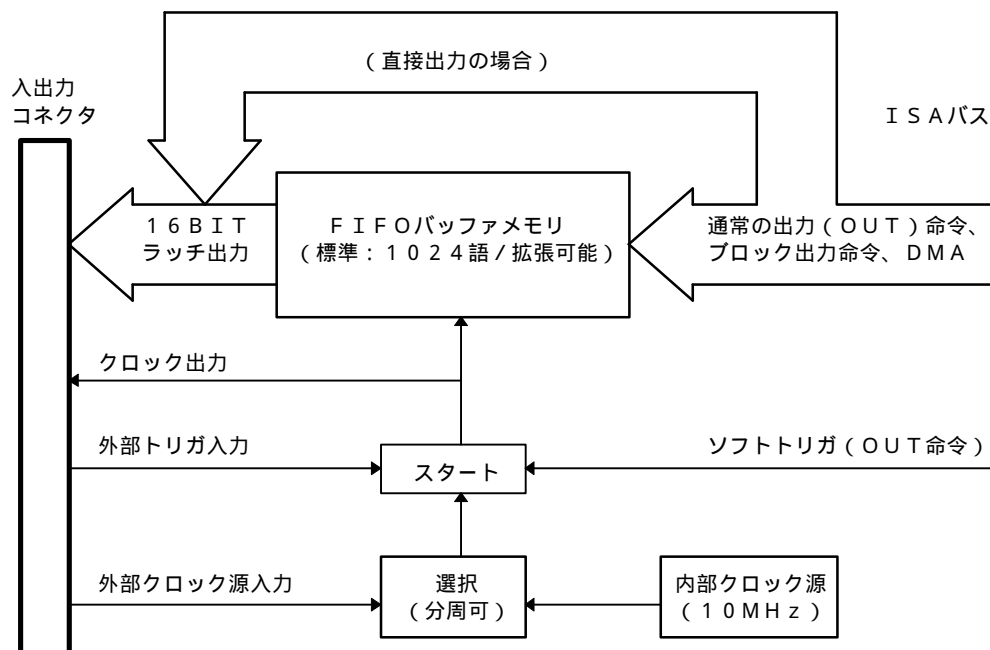
2-1. F I F Oメモリ付 16 B I Tデジタル出力

信号名： D 1 5 ～ D 0（コネクタピン接続：16～1番）

レベル： T T L（ラッチ）出力

動作： ソフト制御により直接出力、またはクロック（内／外）に同期したF I F Oバッファ・サンプリング出力動作【3 - 1項】です。

図2 - 1 A . 16 B I Tデータ出力構造



2-2. 制御、および汎用入出力

16BITデータ出力タイミングの外部制御入出力（クロック、トリガ）、汎用割り込み入力、および汎用2BIT入出力があります。全ての信号はTTLレベル、また全ての入力端は10Kでプルアップされています。

表2-2. 制御、および汎用入出力の動作

ピン番号	信号名		動作・適用
25	+5v	+5v出力	ISAバス側から供給される+5v電源そのまま
24	CLK-OUT	クロック出力	サンプリングクロック（有効エッジ：立下り）信号出力
23	CLK-IN	外部クロック源入力	ソフトでクロック源に指定可能
22	TRG-IN	外部トリガ入力	ソフトで許可されたときはサンプリングのスタート機能
21	INT-IN	外部割り込み入力	ソフトで割り込み発生要因に指定可能
20	I1	汎用入力1	外部機器のステータス取得等、使用は任意（現在値入力）
19	I0	汎用入力0	同上
18	Q1	汎用出力1	外部機器の制御等、使用は任意（ラッチ出力）
17	Q0	汎用出力0	同上

図2-1B. 各信号出力端（全てTTLレベル）

