

第1章．導入・試運転

1-1. 本機の仕様・概要

(AD + DIO) **MFU-511AT**
 (DA + DIO) **MFU-512AT**
 (AD + DA + DIO) **MFU-513AT**

4チャンネルの12ビットAD、1チャンネルの12ビットDA、および2ビットのデジタル入出力機能を組み合わせたマルチファンクション機です。高精度部品の使用により、アナログ入力範囲・出力範囲はソフト切替えでも実用充分な精度を得ています。アナログ系とデジタル系それぞれに専用コネクタを使用、また各チャンネル・BITごとにリターン（GND）端子を用意するなど、低価格でもプロ仕様の基本は備えています。

AD部

12BIT / 4チャンネル（シングルエンド入力＝普通の2線式信号）
 入力電圧範囲（ソフト切替え） $\pm 10 / \pm 5 / 0 \sim +10 / 0 \sim +5 \text{ v}$
 電流入力：各チャンネルごとの終端抵抗（出荷時：10M Ω ）の交換により可能。
 AD変換速度：24 μs （チャンネル切り替え、サンプルホールド時間を含む）

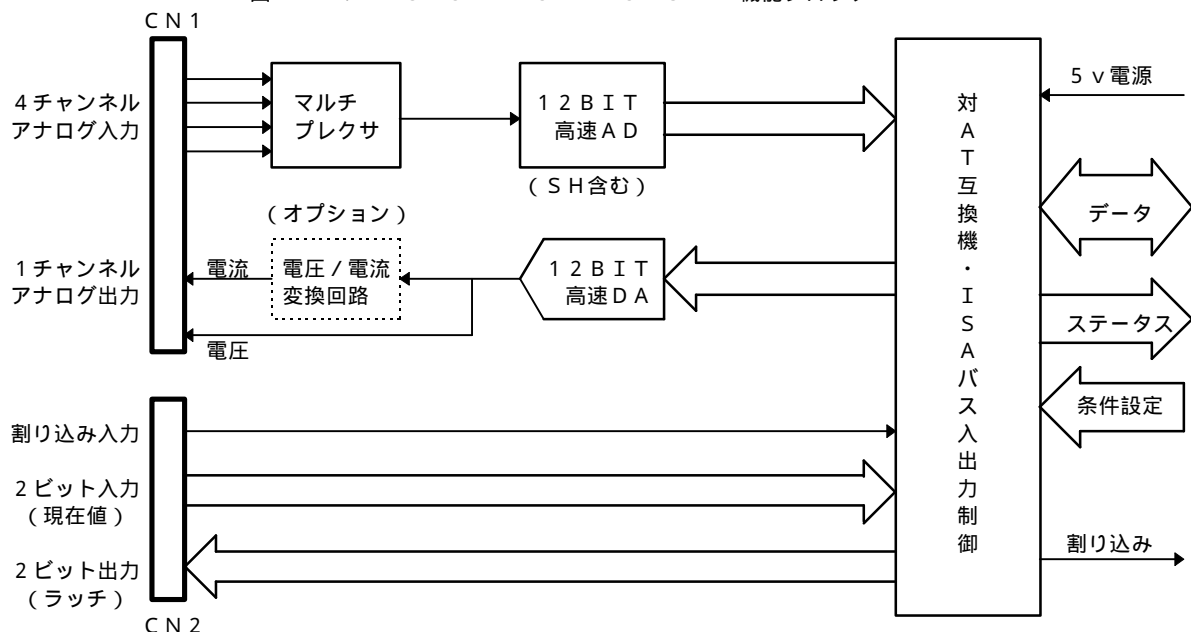
DA部

出力電圧範囲（ソフト切替え） $\pm 10 / \pm 5 / 0 \sim +10 / 0 \sim +5 \text{ v}$
 オプション：4～20mA電流出力（電圧電流変換モジュールを追加実装）
 DA変換速度：2.5 μs
 電圧セトリング：15 μs （0.05%FS / 負荷100pFで10v変化のとき）
 電流セトリング：25 μs （0.05%FS / 負荷500 Ω のとき）
 電圧出力の負荷駆動能力：1000pF以下、5K Ω 以上（負荷電流2mA以下）

DIO部

TTLレベル2BIT（現在値）入力 / 同2BIT（ラッチ）出力
 出力素子交換（ソケット実装）により論理変更可能。 / 出荷時：TTL正論理。

図1-1. MFU-511 / 512 / 513AT 機能ブロック



本機の仕様一覧

アナログ (A D) 入力部

項 目	MFU-511AT・MFU-513AT
分解能・入力数・信号	12ビット・4チャンネル・シングルエンド (普通の2線式)
入力範囲 (ソフト選択)	$\pm 10\text{V} / \pm 5\text{V} / 0 \sim +10\text{V} / 0 \sim +5\text{V}$ 本機の入力範囲設定回路は高精度部品の使用により、出荷時設定 ($\pm 10\text{V}$) から変更しても通常の用途では再調整不要の誤差範囲に収まります。《下記、正確度》参照。 電流入力：各チャンネルごとの終端抵抗 (標準出荷時：10M Ω) を交換で対応可能。 過電圧入力保護： $\pm 35\text{V}$ まで。
クロストーク t y p	65dB (各チャンネル間)
入力インピーダンス	各チャンネルごとに10M Ω の終端抵抗を標準実装。(外せば100M Ω 以上)
A/D変換速度	24 μs (チャンネル切り替え・サンプルホールド時間を含む)
A/Dデータ・コード	ストレートバイナリ (ユニポーラ入力)、またはオフセットバイナリ (バイポーラ入力)
非直線性 m a x	$\pm 0.01\%$ FS ($\pm 0.5\text{LSB}$)
正確度 (1) m a x	$\pm 0.090\%$ FS (常温で製造時Aモード $\pm 10\text{V}$ 範囲) / 内部雑音を含まず。
正確度 (2) m a x	$\pm 0.110\%$ FS (常温で製造時Aモード $\pm 10\text{V}$ 範囲以外) / 内部雑音を含まず。
内部雑音 t y p	$\pm 1\text{LSB}$ (当社製造・調整システムの場合)
温度ドリフト t y p	$\pm 25\text{ppm}/^\circ\text{C}$

アナログ (D A) 出力部

項 目	MFU-512AT・MFU-513AT
分解能・出力数・信号	12ビット・1チャンネル・シングルエンド (普通の2線式)、
出力電圧範囲 (ソフト選択)	$\pm 10\text{V} / \pm 5\text{V} / 0 \sim +10\text{V} / 0 \sim +5\text{V}$ 本機の出力範囲設定回路は高精度部品の使用により、出荷時設定 ($0 \sim +10\text{V}$) から変更しても通常の用途では再調整不要の誤差範囲に収まります。《正確度》参照。 4 ~ 20mA電流出力オプション：サブモジュールの追加実装 (指定は価格表参照)
D/A変換速度	2.5 μs
電圧セトリング時間	15 μs (0.1%FS / 負荷容量100pFで10Vスイングのとき)
電流セトリング時間	25 μs (0.1%FS / 負荷抵抗500 Ω のとき)
負荷駆動能力 (電圧出力)	容量1000pF以下、抵抗5K Ω 以上 (2mA以下)
D/Aデータ・コード	ストレートバイナリ (ユニポーラ出力)、またはオフセットバイナリ (バイポーラ出力)
非直線性 m a x	$\pm 0.01\%$ FS ($\pm 0.5\text{LSB}$)
正確度 (1) m a x	$\pm 0.090\%$ FS (常温で製造時Aモード $0 \sim +10\text{V}$ 範囲) / 内部雑音を含まず。
正確度 (2) m a x	$\pm 0.110\%$ FS (常温で製造時Aモード $0 \sim +10\text{V}$ 範囲以外) / 内部雑音を含まず。
温度ドリフト m a x	$\pm 25\text{ppm}/^\circ\text{C}$
グリッチ・インパルス	30nVs ($\pm 10\text{V}$ 出力のとき)

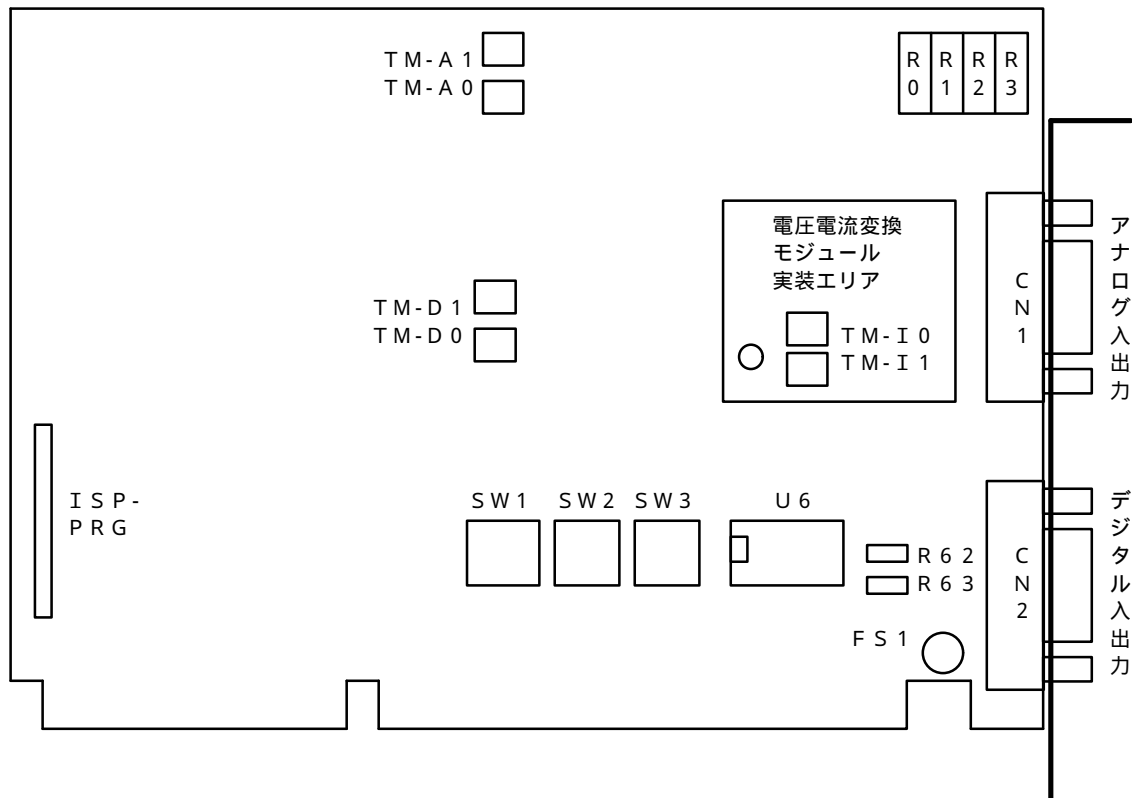
デジタル入出力・制御部・その他 (3機種共通)

項 目	MFU-511AT・MFU-512AT・MFU-513AT
汎用デジタル入出力	2ビット (TTL現在値) 入力、2ビット (TTLラッチ) 出力 / 素子交換で論理反転可能
割り込み	外部TTL入力 (有効エッジ、および許可・禁止はソフト指定) : ステータスで読み込みも可能。
I/Oアドレス	上位12ビット (hex 3桁) をボード上のスイッチで設定、下位4ビットは固定。
基板寸法	(L = 161mm) x (H = 114.3mm) / 突出部・カードエッジ接続部を含まず。
動作環境	周囲温度： $0 \sim +40^\circ\text{C}$ (結露しないこと)、保存温度： $-10 \sim +80^\circ\text{C}$ (結露しないこと)
付属品	入出力プラグ (アナログ・デジタル各1個)、【注】取扱説明書&サンプルディスクは要請求。
電源消費 (+5V)	0.9A

1-2. ボード上の設定

本ボード上の設定はI / Oベースアドレス値 (SW 1 / SW 2 / SW 3) だけです。

図 1 - 2 A . ボード上の部品配置



SW 1 , 2 , 3 : I / Oベースアドレス設定【出荷時：0 , 1 , C】 / 1 - 3項

R 0 ~ R 3 : アナログ入力終端抵抗【出荷時：各 1 0 M 】 / 2 - 1項

U 6 : 汎用 2 B I T 出力素子【出荷時：7 4 L S 0 4 (正論理) 】 / 2 - 4項

R 6 3 , R 6 4 : 汎用 2 B I T 出力プルアップ抵抗実装位置【出荷時：未実装】 / 2 - 4項

F S 1 : + 5 v 電源出力保護ヒューズ (F R P U - 0 . 5 A : 浜井電球製)

C N 1 : アナログ入出力コネクタ (1 5 ピン D - S U B) / 1 - 4項

C N 2 : デジタル入出力コネクタ (1 5 ピン D - S U B) / 1 - 4項

T M - A 0 : A D オフセット調整トリマ。 _____
 T M - A 1 : A D ゲイン調整トリマ。 _____
 T M - D 0 : D A (電圧出力) オフセット調整トリマ。 _____
 T M - D 1 : D A (電圧出力) ゲイン調整トリマ。 _____
 T M - I 0 : D A (電流出力) オフセット調整トリマ。 _____
 T M - I 1 : D A (電流出力) ゲイン調整トリマ。 _____

5 - 3項。

I S P - P R G : 保守用 (出荷時：未実装)

1-3. I/Oベースアドレスの設定

本機の制御・操作は全てISAバス上のハードウェアI/O空間に割り付けられます。

IBM PC/AT互換機ではパソコン本体デバイスおよび重要な周辺機器・拡張ボードの使用するI/Oアドレスが000h～3FFhにマッピングされています。I/Oアドレス線は16ビット(AB15～AB0)ですが、全どのIBM PC/AT互換機ではAB9～AB0のみをデコード(AB15～10を無視)しているため上位のアドレス空間1KBごとにイメージが生じることに御留意ください。本機の出荷時設定は01C、したがって01C0～01CFのアドレスを占有します。他のボードや周辺機器と重複しない値を御使用ください。

図1-3. I/Oベースアドレスの設定

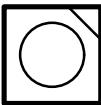
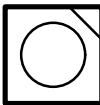
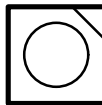
アドレス線	AB15 ~ AB12	AB11 ~ AB8	AB7 ~ AB4	AB3 ~ AB0
ディップ スイッチ	SW1 	SW2 	SW3 	ボード内で 複数のアドレスを使用 (3-4項参照)
出荷時設定	0	1	C	

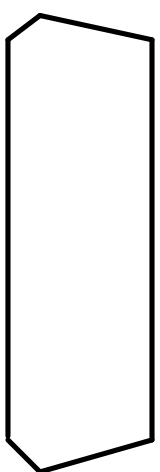
表1-3. IBM PC/AT互換機システムの(代表的な)I/Oアドレスマップ

I/Oアドレス(hex)	本体デバイス、主要周辺機器	本機で運用の可否	他社の使用例、等
000～01F	DMAコントローラ1	× 不可	
020～03F	割り込みコントローラ1	× 不可	
040～05F	タイマ	× 不可	
060～06F	キーボード・コントローラ	× 不可	
070～07F	リアルタイム・クロック、NMI	× 不可	某社の本体システムで使用
080～09F	DMAページレジスタ	× 不可	
0A0～0BF	NMIマスキレジスタ	× 不可	
0C0～0DF		× 不可	DMAコントローラ2
0E0～0FF		× 不可	NDP
100～16F		【推奨】	
170～177	IDEコントローラ2	× 不可	
180～1EF		【推奨】	
1F0～1F7	IDEコントローラ1	× 不可	
200～20F	ゲームI/O	× 不可	
210～217	拡張ユニット	× 不可	
220～26F		【可能】	
278～27F	プリンタ2	× 不可	
280～2AF		【可能】	
2B0～2DF	EGA	× 不可	
2E1	GPIB	× 不可	
2E2～2E3	データアキュイジション	× 不可	
2F8～2FF	シリアルポート2	× 不可	
300～31F	プロトタイプ・ボード	【可能】	他社の標準設定と競合し易い
320～32F	HDDコントローラ	× 不可	
360～36F	PCネットワーク	× 不可	
378～37F	プリンタ1	× 不可	
380～38F	SDLC, バイシンク2	× 不可	
390～393	クラスタ	× 不可	
3A0～3AF	バイシンク1	× 不可	
3B0～3BF	モノクロディスプレイ、プリンタ	× 不可	
3C0～3CF	EGAディスプレイ・コントローラ	× 不可	
3D0～3DF	CGAディスプレイ・コントローラ	× 不可	
3F0～3F7	FDDコントローラ	× 不可	
3F8～3FF	シリアルポート1	× 不可	

1-4. 入出力コネクタ・ピン接続

本ボードにはアナログおよびデジタル信号入出力用のプラグ（ハンダ付用）が標準で各1個添付されています。いずれも15ピンD-SUBですが、male型とFemale型で区別しています。なおアナログ入力に限ってはオプションで150cm長（片側プラグ/他側バラ）のシールドケーブルも用意してあります。

信号名	ピン番号	ピン番号	信号名
ch0	1	9	AG
ch1	2	10	AG
ch2	3	11	AG
ch3	4	12	AG
Vout	5	13	AG
Iout	6	14	AG
空き	7	15	空き
空き	8		



左図1-4A. アナログ入出力コネクタCN1

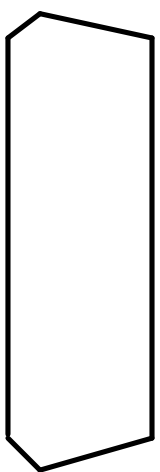
ボード側 : 17LE13150-27(D4AB)/DDK製
 適合プラグ : 17JE23150-02(D8A)/DDK製
 (標準添付)

ch0～3 : アナログ入力0～3
 AG : アナログ共通(グラウンド)

Vout : アナログ電圧出力
 Iout : アナログ電流出力(オプション)
 AG : アナログ共通(グラウンド)

《注》 アナログ・共通AGとデジタル・共通DGは
 ボード内部で接続されている。

信号名	ピン番号	ピン番号	信号名
空き	8	15	DG
+5v	7	14	空き
空き	6	13	DG
INT	5	12	DG
Q1	4	11	DG
Q0	3	10	DG
D1	2	9	DG
D0	1		



左図1-4B. デジタル入出力コネクタCN2

ボード側 : 17LE23150-27(D4AB)/DDK製
 適合プラグ : 17JE13150-02(D8A)/DDK製
 (標準添付)

D0, 1 : デジタル入力0, 1
 Q0, 1 : デジタル出力0, 1
 INT : 割り込み入力

DG : デジタル共通(グラウンド)
 +5v : ISAバス上の5v電源を出力

1-5. 論よりRUN（動作確認・試運転）

以下の手順で試運転してください。動作に不具合があるときは1 - 2項, 1 - 3項に記されたボード上の設定を確認してください。それでも不明なときは本書巻末に添付の【Q & Aフォーム】にシステム情報を御記入のうえ当社技術部までFAXしてください。迅速に応答する体制となっています。なおTELいただく場合も客観情報の整理・評価は問題解決のスピードアップにつながりますから事前にFAXしてください。

= = 準備 = =

本ボード上の諸設定は出荷時の状態（1 - 2項, 1 - 3項）とします。

パソコン本体または拡張I/Oボックスの電源を切った状態でカバーを外し、任意の拡張（ISAバス用）I/Oスロットに本ボードを無理なく押し入れ装着します。
このとき注意することは、

パソコン本体または拡張I/Oボックスの電源を必ず切っておく。電源を入れたままで本ボードを抜き差しすることは双方の故障原因となります。

本ボードのカードエッジ（金メッキ端子）に手を触れないこと。手を触れると、（油脂成分の付着等により）接触不良の原因となることがあります。もし、触れてしまった場合はアルコール等で拭き清めてください。

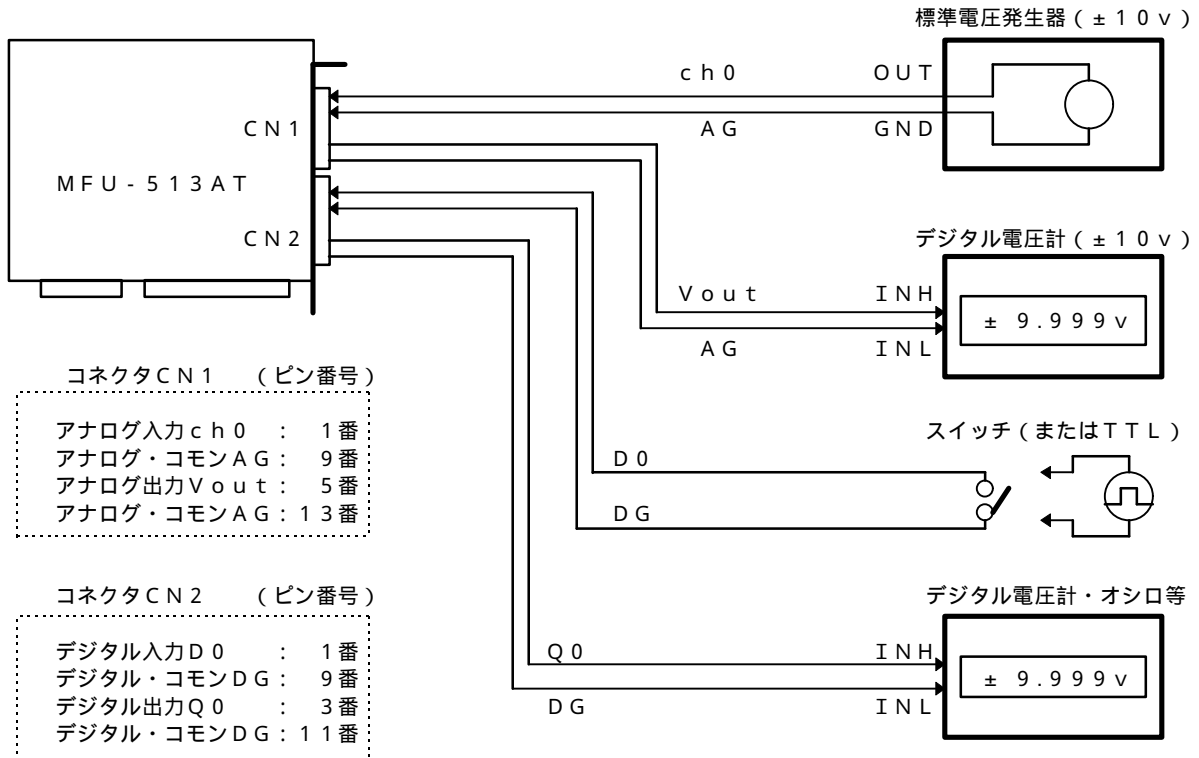
イクステンダ等により本ボードをI/Oスロットから引き出した状態では誤動作を起こすこともありますから、必要以外は使用しないでください。

同時に使用する他のI/Oボードがあり、これに設定されているI/Oアドレスが本ボードの（出荷時）設定と重なる場合は、本ボードのI/Oベースアドレスをシステムの許す範囲で変更・設定してください。その場合は、試運転プログラムの冒頭で本ボードのI/Oベースアドレスを初期値から変更した値に設定する必要があります。【1 - 3項 参照】

本ボードのアナログ入力テスト用の信号源（ $\pm 10\text{V}$ 以内）に接続します。アナログ出力はデジタル電圧計に接続します。デジタル入力はスイッチ（またはTTL信号源）を接続、またデジタル出力はデジタル電圧計またはオシロスコープ等に接続します。
（図1 - 5）

以上で準備完了です。電源投入順序は全機器同時、または外部機器を先にパソコン本体を最後に行います。電源切断は逆順序です。

図 1 - 5 . 動作確認用の外部機器接続



== 運 転 ==

試運転・動作確認用プログラム“513QB1”を使用します。

本プログラムはMS-DOS版です。御使用に先立ち、添付のソフトウェアをインストール(4-1項)しておく必要があります。また、当プログラムのソース(Quick-Basic)も同名(拡張子: BAS)で添付されています。

なお“513QB1.EXE”は日本語モードでは正常な表示ができないので、事前に英語モードに切り替えてから“513QB1.EXE”を呼ぶ“513QB1.COM”を使用してください。

テストシステムの電源を投入し、MS-DOSを立ち上げます。

試運転・動作確認用プログラム“513QB1”を読み込み、実行します。

アナログ入力範囲、およびアナログ出力範囲を指定します。

アナログ出力電圧値およびデジタル出力値(Hex)を指定して【Do】操作すると、指定出力を行い続けてアナログ入力(ch0~3)およびデジタル入力(D0, D1)の読み込み/表示を連続実行します。開放されたデジタル入力は“1”と読み込まれます。(図1-5のテスト接続ではデジタル入力D1を開放)

なおMFU-511ATにはアナログ出力がありませんが仮の値を指定します。
またMFU-512ATにはアナログ入力がないので表示される値は無効です。

【Reset】操作すると初期状態(アナログ出力は0V、デジタル出力は“0”)に戻り、アナログ入力とデジタル入力の連続実行は停止します。

